

集積回路工学研究室 (MeRL)

北川 章夫 教授

LSI (Large Scale Integration) 技術は、“ピコ秒の時間領域”, “ナノメートルの空間領域”の時代に入り, 文字, 画像, 音声だけではなく, 自然環境, 生命, インフラなど自然界や生活空間の情報を扱う技術へと進化しています. MeRL (MicroElectronics Research Lab.) では, 最新のLSI設計技術を活用したサイバーフィジカルシステムを開発しています.



主な研究テーマ(独自の新機能LSIを設計・試作しています)

- 環境エネルギーを利用したバッテリーレスIoTネットワーク
- 高周波アナログ-デジタル混載型新機能センサ
- 仮想現実(VR)へのヒューマン・インターフェース

